

Die heutige Technik der Informationsverarbeitung ist im Wesentlichen durch die Digitaltechnik auf der Basis elektronischer Schaltungen geprägt. Seit mehr als 60 Jahren spielen dabei Halbleiterbauelemente eine entscheidende Rolle, weil sie in immer kleineren Abmessungen herstellbar sind und dabei pro Schaltprozess immer weniger Energie benötigen. Im Zuge der Integration dieser Bauelemente eröffneten sich Perspektiven, komplexe und aus vielen Millionen Einzeloperationen zusammengesetzte Algorithmen mit praktikablen Reaktionszeiten und vertretbarem technischen Aufwand zur Anwendung zu bringen. Die hiermit verbundenen technischen Entwicklungslinien entstammen den folgenden Kategorien:

- Entwicklung **algorithmischer Methoden** zur Informationsverarbeitung und Bereitstellung der hierzu nötigen Entwurfswerkzeuge.
- Technische Abbildung der Informationen und logischen Verarbeitungsschritte mit **extrem hohen Arbeitsgeschwindigkeiten**.
- Technologische Voraussetzungen für die **preisgünstige Herstellung** einer sehr großen Anzahl von binären Schaltelementen.
- Hierarchische Strukturierung und Definition von Funktionsblöcken mit **universellem Charakter**.

■ 4.1 Schalterlogik und binäre Signale

4.1.1 Gesteuerte Schalter und Logikpegel

Ein elektronischer Schalter ist der Grundbaustein für die meisten der heute verwendeten digitalen Schaltungen. Im einfachsten Falle lassen sich die beiden Zustände „eingeschaltet“ (niedriger elektrischer Widerstand) und „ausgeschaltet“ (hoher elektrischer Widerstand) definieren. Als elektronischer Schalter eignet sich der Transistor. Er verfügt über einen dritten Anschluss (Basis oder Gate) zur Steuerung. Die dort angelegte Spannung bestimmt den Zustand des Schalters. Bestimmte Spannungsintervalle, die auf den gleichen Schaltzustand abgebildet werden, bezeichnet man als Logikpegel und definiert diese wie folgt:

Logikpegel: Das auf der Spannungsachse weiter zum positiven Bereich gelegene Intervall trägt die Bezeichnung **High-Pegel (H)**. Entsprechend wird dem weiter zum negativen Bereich gelegenen Intervall die Bezeichnung **Low-Pegel (L)** zugeordnet. Zwischen H- und L-Pegel liegt ein verbotener Bereich.

Steuerspannungen im verbotenen Bereich führen in der Regel dazu, dass ein Transistor nicht mehr sicher als ein- oder ausgeschalteter Schalter angenommen werden kann. Bei der gegenwärtig am häufigsten verwendeten CMOS-Technik (Complementary Metal Oxid Semiconductor) greift man ausschließlich auf n- und p-Kanal-Feldeffekttransistoren zurück. Diese benötigen vernachlässigbar kleine Ströme zur Steuerung, weshalb hier das Modell eines spannungsgesteuerten Schalters besser zutrifft als für bipolare Transistoren. Die Modellierung der am meisten gebräuchlichen Feldeffekttransistoren als Schalter ist in Bild 4.1 dargestellt.

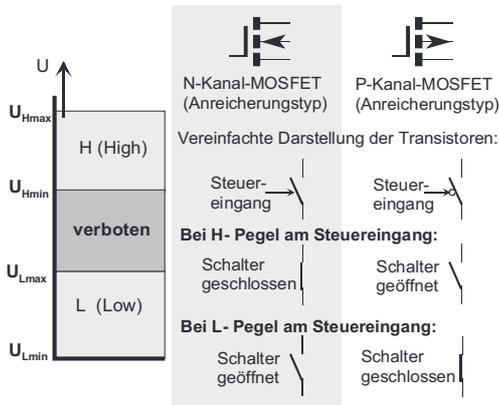


Bild 4.1 Pegeldefinition und Vereinfachung von MOSFETs (Metal Oxide Semiconductor Field Effect Transistor) zu gesteuerten Schaltern

Ein Vorteil dieser Darstellungsform ist, dass man elementare Transistorfunktionen nicht weiter betrachten muss.

4.1.2 Logikdefinitionen und -funktionen

Digitale Signale stellen Informationen mit den binären Elementen '0' und '1' dar. Die Bezeichnung der Elemente '0' und '1' in Hochkommata entstammt der VHDL-Notation (VHDL: Very High Speed Integrated Circuit Hardware Description Language). Elektrische Werte hingegen werden in der Digitaltechnik immer mit den Pegeln H oder L bezeichnet.

Positive Logik bedeutet die Zuordnung des H-Pegels zum logischen Wert '1' und des L-Pegels zum logischen Wert '0'. Bei umgekehrter Zuordnung spricht man von **negativer Logik** (Bild 4.2).

Die einfachste, technisch relevante Zusammenschaltung eines N- und eines P-Kanal-MOSFETs ist der **Inverter**. Dieser kehrt den elektrischen Eingangspegel in den entgegengesetzten Wert am Ausgang um. Voraussetzung ist das Anlegen einer geeigneten Arbeitsspannung. In der CMOS-Technik ist es üblich, U_{Lmin} gleich der negativen Versorgungsspannung (meist Masse = Ground, kurz GND) zu setzen, während U_{Hmax} gewöhnlich einer positiven Versorgungsspannung (hier V_{DD}) entspricht.

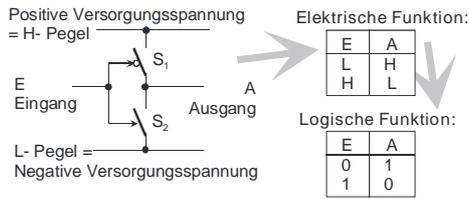


Bild 4.2 Technische Realisierung der Negation

Zur Funktion: L-Pegel an E bewirkt, dass S_1 geschlossen ist und der komplementäre Schalter S_2 öffnet. Folglich liegt am Ausgang A ein H-Pegel an. Bei H-Pegel am Eingang ist S_1 geöffnet und S_2 geschlossen, der Ausgang führt daher L-Pegel. Die logische Abbildung dieser Funktion ist die Negation: $A = \bar{E}$.

Für die logische Verknüpfung von mehreren unabhängigen Eingangssignalen x_i müssen jeweils separat zu steuernde Schalter S_i verwendet werden. Prinzipielle Möglichkeiten hierzu bestehen in der Reihen- und der Parallelschaltung. Eine Logikfunktion resultiert dabei aus den grundlegenden Gesetzmäßigkeiten für den elektrischen Stromfluss:

- Zwei Schalter sind parallel geschaltet: S ist geschlossen wenn S_1 ODER S_2 geschlossen ist (Bild 4.4a).
- Zwei Schalter sind in Reihe geschaltet: S ist geschlossen wenn S_1 UND S_2 geschlossen sind (Bild 4.3).

Durch Anwendung dieser Regeln lassen sich verschiedene logische Funktionen mit Schaltermodellen darstellen.

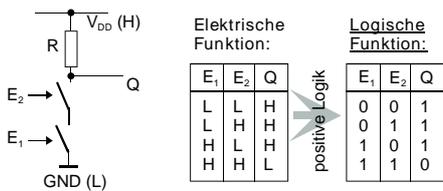


Bild 4.3 Variante zur Darstellung eines NAND-Gatters

Werden in Bild 4.3 beide Eingänge E_1 und E_2 auf H-Pegel gelegt, tritt ein ständiger Stromfluss auf und es wird dauerhaft elektrische Leistung in Wärme umgesetzt. Dieser Nachteil wird bei der CMOS-Technik (Bild 4.4b) vermieden.

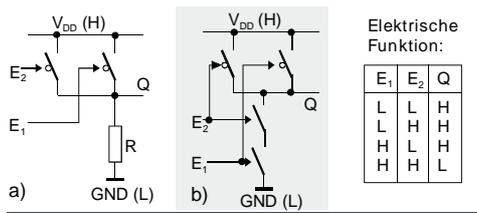


Bild 4.4 Alternative Varianten zur Realisierung des NAND-Gatters (positive Logik vorausgesetzt). Die Variante b) entspricht der CMOS-Technik.

Durch Reihen- und Parallelschaltung weiterer Schalter lassen sich beliebige logische Verknüpfungen aus einer hohen Anzahl von Eingangssignalen gewinnen. Die Zuordnung der elektrischen Signale zu logischen Variablen gestattet die technische Nutzung der *Boole'schen Algebra*.

■ 4.2 Boole'sche Algebra

Binäre Variablen können genau zwei Werte annehmen. Man verwendet

- in der **Aussagenlogik** die Wahrheitswerte 'wahr' und 'falsch',
- in der **Schalterlogik** die Schalterzustände 'ein' und 'aus', und
- in **elektronischen Schaltungen** die Pegel 'Low' und 'High'.

Die *Boole'sche Algebra* greift ausschließlich auf die binären Ziffern '0' und '1' zurück. Bei der Abbildung auf technische Systeme muss man sich für positive oder negative Logik entscheiden (s. Abschn. 4.1.2).

4.2.1 Variablendefinition und Verknüpfungen

Es sei mit x oder x_i eine Variable definiert, deren Wertevorrat der Trägermenge $B = \{0,1\}$ entstammt. Für derartige binäre Variablenwerte gelte die Eindeutigkeit:

$x = 0$ bedeutet immer auch $x \neq 1$ und

$x = 1$ bedeutet immer auch $x \neq 0$.

Zur Beschreibung der logischen Verknüpfung von zwei Variablen seien die folgenden Symbole verwendet:

\wedge	Operator der Konjunktion (UND, AND)	auch: \cdot oder $\&$
\vee	Operator der Disjunktion (ODER, OR)	auch: $+$ oder $ $
\neg	Operator der Negation (Nicht, NOT)	auch: $/$
\leftrightarrow	Operator für die Äquivalenz (Gleichheit)	auch: \equiv
\oplus	Operator für die Antivalenz (XOR)	auch: \oplus

Bei n voneinander verschiedenen Eingangsvariablen gibt es 2^{2n} unterschiedliche Möglichkeiten, um eine Schaltfunktion der Form $y = f(x_1, x_2, \dots, x_n)$ darzustellen. Für $n = 0$ bis $n = 4$ ergeben sich folgende Möglichkeiten:

- $n = 0$ eine Menge von 2 Funktionen (zwei Konstanten),
- $n = 1$ eine Menge von 4 Funktionen (Konstanten, Identität, Negation),
- $n = 2$ eine Menge von 16 Funktionen,
- $n = 3$ eine Menge von 256 Funktionen,
- $n = 4$ eine Menge von 65536 Funktionen.

Für die logische Verknüpfung von mehr als zwei Variablen sind hauptsächlich die Konjunktion und die Disjunktion von Bedeutung.

4.2.2 Postulate der Boole'schen Algebra

Aus der Eindeutigkeit binärer Werte folgt für die Negation:

$$\bar{\bar{x}} = x \quad \bar{0} = 1 \quad \bar{\bar{1}} = 0$$

Ein logischer Ausdruck kann mit dem neutralen Element einer Grundfunktion erweitert bzw. gekürzt werden, ohne dass der Wert des logischen Ausdrucks verändert wird.

Die 0 ist das neutrale Element der Disjunktion: $0 \vee x_1 = x_1$

Die 1 ist das neutrale Element der Konjunktion: $1 \wedge x_1 = x_1$

Disjunktion und Konjunktion lassen sich durch die beiden **De Morgan'schen Gesetze** in die jeweils andere Verknüpfung übertragen. Beispielsweise gilt eine Gleichwertigkeit der beiden Gleichungen

$$y = x_1 \wedge x_2 \quad \text{und} \quad \bar{y} = \bar{x}_1 \vee \bar{x}_2.$$

Veranschaulichen lässt sich diese Dualität beispielsweise mit der Schalterlogik. Für eine Reihenschaltung zweier Schalter bildet die linke Gleichung folgende Aussage ab: „Die Reihenschaltung y bildet einen geschlossenen Schalter, wenn der Schalter x_1 UND der Schalter x_2 geschlossen sind“. Die rechte Gleichung hingegen kann so interpretiert werden: „Die Reihenschaltung y bildet keinen geschlossenen Schalter, wenn der Schalter x_1 ODER der Schalter x_2 geöffnet (also nicht geschlossen) sind“.

4.2.3 Rechenregeln der Boole'schen Algebra

Nachfolgend sind die wichtigsten Regeln für den Umgang mit logischen Ausdrücken aus AND- und OR-Verknüpfungen aufgeführt:

Kommutativgesetz (Vertauschungsregel):

$$\text{Für die OR-Verknüpfung: } x_1 \vee x_2 = x_2 \vee x_1$$

$$\text{Für die AND-Verknüpfung: } x_1 \wedge x_2 = x_2 \wedge x_1$$

Assoziativgesetz (Verknüpfungsregel):

$$x_1 \vee (x_2 \vee x_3) = (x_1 \vee x_2) \vee x_3$$

$$x_1 \wedge (x_2 \wedge x_3) = (x_1 \wedge x_2) \wedge x_3$$

Distributivgesetz:

$$(x_1 \vee x_2) \wedge (x_1 \vee x_3) = x_1 \vee (x_2 \wedge x_3)$$

$$(x_1 \wedge x_2) \vee (x_1 \wedge x_3) = x_1 \wedge (x_2 \vee x_3)$$

Theoreme von De Morgan:

$$\overline{x_1 \vee x_2} = \bar{x}_1 \wedge \bar{x}_2$$

$$\overline{x_1 \wedge x_2} = \bar{x}_1 \vee \bar{x}_2$$

Kürzungsregeln:

$$x_1 \vee (x_1 \wedge x_2) = x_1$$

$$x_1 \wedge (x_1 \vee x_2) = x_1$$

$$(x_1 \wedge x_2) \vee (x_1 \wedge \bar{x}_2) = x_1$$

$$(x_1 \vee x_2) \wedge (x_1 \vee \bar{x}_2) = x_1$$

$$x_1 \vee (\bar{x}_1 \wedge x_2) = x_1 \vee x_2$$

$$x_1 \wedge (\bar{x}_1 \vee x_2) = x_1 \wedge x_2$$

Vorrangregeln:

In algebraischer Schreibweise werden ohne Klammersetzung die Verknüpfungen in folgender Reihenfolge vorgenommen:

- 1) Negation,
- 2) UND (Konjunktion) und
- 3) ODER (Disjunktion).

Bei der Anwendung formaler Sprachen wie VHDL sind diese Vorrangregeln mitunter abweichend umgesetzt. Daher sollte man bei mehrfachen logischen Verknüpfungen immer mit Klammersetzung arbeiten.

4.2.4 Boole'sche Gleichungen und Logikgatter

Sowohl die in den *Boole'schen* Gleichungen benutzten Variablen als auch die Verknüpfungsoperatoren müssen in der Digitaltechnik praktische Entsprechungen finden.

Technisch werden *Boole'sche* Variablen durch binäre Signale dargestellt. Die technische Realisierung eines logischen Operators bezeichnet man als **Logikgatter**.

Wie bereits erwähnt, kann man für die Verknüpfung von zwei binären Eingangssignalen 16 verschiedene Funktionen finden. Davon sind die für die Praxis wichtigsten in Bild 4.5 zusammengestellt.

Kürzel	Funktionsbezeichnung	Boole'scher Ausdruck	VHDL-Notation	Europ. Schaltsymbol	US-Schalt-symbol
0	Konstante 0	$Q = 0$	$Q \leq '0'$		
1	Konstante 1	$Q = 1$	$Q \leq '1'$		
Entspricht einer direkten Verbindung mit GND bzw. V_{SS}					
A	Identität A	$Q = A$	$Q \leq A$		
B	Identität B	$Q = B$	$Q \leq B$		
Diese Funktionen werden für Treiberzwecke verwendet					
\bar{A}	Negation von A	$Q = \bar{A}$	$Q \leq \text{not } A$		
\bar{B}	Negation von B	$Q = \bar{B}$	$Q \leq \text{not } B$		
AND	Logisches UND	$Q = A \wedge B$ $Q = AB$	$Q \leq A \text{ and } B$		
NAND	Negiertes UND	$Q = \overline{A \wedge B}$ $Q = \overline{AB}$	$Q \leq A \text{ nand } B$		
OR	Logisches ODER	$Q = A \vee B$ $Q = A + B$	$Q \leq A \text{ or } B$		
NOR	Negiertes ODER	$Q = \overline{A \vee B}$ $Q = \overline{A + B}$	$Q \leq A \text{ nor } B$		
XOR	Exklusiv ODER, Antivalenz	$Q = A \oplus B$ $Q = A \oplus B$	$Q \leq A \text{ xor } B$		
XNOR	Äquivalenz	$Q = A \leftrightarrow B$ $Q = A \equiv B$	$Q \leq A \text{ xnor } B$		

Bild 4.5 Übersicht über die wichtigsten Logikfunktionen mit maximal zwei Eingängen

Für die gebräuchlichen Logikgatter hat man Schaltsymbole definiert. Die Benennung der Signale an den Ein- und Ausgangsleitungen kann beliebig erfolgen; in der Übersicht sind die Eingänge mit A und B und der Ausgang mit Q bezeichnet. Da praktische Arbeiten vielfach in einer Hardware-Beschreibungssprache (VHDL) erfolgen, ist diese Notation in Bild 4.5 ebenfalls aufgeführt.

Die logischen Verknüpfungen AND, NAND, OR und NOR sind auch für mehr als zwei Eingänge definiert und technisch realisierbar. Das gilt jedoch nicht für die Funktionen XOR und XNOR.

Die Negation wird durch eine einfache Kreislinie am Ausgang (oder bei Bedarf auch am Eingang) eines Gatters gekennzeichnet.

Anmerkung: Die Bezeichnung XNOR ist im algebraischen Sinne nicht korrekt, weil sie „Exklusiv-NOR“ bedeuten würde. Die NOR-Funktion bringt aber nur für $A = B = '0'$ den Wert $Q = '1'$, da lässt sich nichts weiter ausschließen. Wissenschaftlich korrekt sind die Bezeichnungen „Äquivalenz“ oder „Negiertes XOR“.

■ 4.3 Das Transmissionsgatter

Das Transmissionsgatter ist ein Baustein, der zwei **Knoten** in einem elektrischen Netzwerk oder einer logischen Schaltung durch **Steuerung** wahlweise **verbinden** oder **trennen** kann.

Ein Transmissionsgatter besitzt zwei Signalanschlüsse (hier A und Q) und einen Steuereingang (S) (Bild 4.6). Ist (hier mit $S = '0'$) der Schalter geöffnet, so lässt sich von A her für den Ausgang Q kein bestimmter Signalwert zuweisen. Man benutzt dafür den Signalwert 'Z'. Er steht für einen hohen Wert der Impedanz (komplexer Widerstand Z) am Ausgang Q .

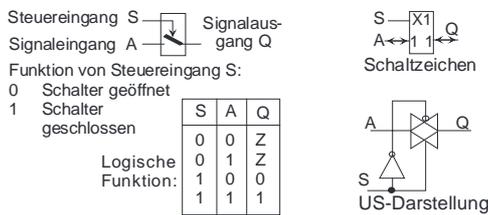


Bild 4.6 Funktionsweise und Darstellung eines Transmissionsgatters

Anmerkung: Ein Vertauschen von Signalein- und -ausgang ist aufgrund der Symmetrie des Schalters zulässig. Ferner erlaubt das Transmissionsgatter auch das Schalten analoger Signale.

Ein Transmissionsgatter kann verwendet werden, um mehrere Ausgänge auf einen gemeinsamen Knoten zu führen. Solche Mehrfach-Zuweisungen logischer Werte kön-

nen nach den Regeln der *Boole'schen Algebra* zu Widersprüchen führen. Schaltet man jedoch an den normalen Gatterausgang ein Transmissionsgatter, so erhält man einen so genannten **Tristate-Ausgang**. Bei der Zusammenschaltung mehrerer Tristate-Ausgänge ist zu beachten, dass höchstens ein Ausgang Q_i aktiviert sein sollte. Von Bedeutung ist diese Zusammenschaltung für den Aufbau von Bussystemen.

VHDL definiert mit dem Signaltyp `std_logic` gegenüber der *Boole'schen Algebra* weitere Logikwerte. Der Wert 'Z' bezeichnet einen hochohmigen (inaktiven) Ausgang. Ein weiterer Ausgang kann an denselben Knoten eine '0' oder eine '1' liefern. Sind jedoch auf demselben Knoten zwei aktive Ausgänge entgegengesetzt ('0' und '1') belegt, liefert der Signaltyp `std_logic` mit seiner Lösungsfunktion den unbestimmten Logikwert 'X'.

■ 4.4 Kombinatorische Schaltungen

4.4.1 Allgemeines

Das Verhalten logischer Schaltungen lässt sich beschreiben durch:

- **Schaltbelegungs- oder Wahrheitstabelle:** Zusammenfassung aller 2^n möglichen Kombinationen der n Eingangsvariablen x_i und tabellarische Zuordnung der Ausgangssignale.
- **Schaltfunktion:** Darstellung aller Signale als Variablen und aller Funktionen $y_j = f_k(x_i)$ als *Boole'sche* Gleichungen oder in einer Hardware-Beschreibungssprache.
- **Logikplan:** Grafische Darstellung der Funktionen durch Gatter (z. B. NAND, NOR, Negation), Signale durch Verbindungsleitungen.

Die **Schaltbelegungstabelle** erlaubt unvollständig oder vollständig definierte Funktionen. Unvollständigkeit liegt vor, wenn für mindestens eine Kombination der Eingangsvariablen x_i der Wert der Ausgangsvariablen y nicht mit '0' oder '1' vorgegeben ist. Diese Tabellenzeile wird entweder weggelassen, oder man trägt ein Symbol für „beliebig“ (im VHDL-Signaltyp `std_logic` das Zeichen '-') ein.

Ein Logikplan drückt aus, in welcher Weise mehrere Gatter für die logische Verknüpfung von Signalen zusammenwirken. Er repräsentiert eine technische Struktur. Mit einer gegebenen Schaltfunktion können sehr unterschiedliche Logikpläne korrespondieren. Jeder Logikplan bildet eine vollständig definierte Logikfunktion ab, d. h. unvollständig definierte Logikfunktionen müssen vor der Übertragung in einen Logikplan (willkürlich oder nach Minimierungskriterien) vervollständigt werden.

Eine **kombinatorische Schaltung** liefert bei Vorgabe von n binären Eingangsgrößen x_i immer eindeutig daraus bestimmbare Ausgangswerte y_k . Sie besteht aus einer Menge **logischer Verknüpfungen** ohne jegliche Rückkopplung. Das Prinzip Ursache \rightarrow Wirkung gilt dabei ohne Einschränkung.

4.4.2 Optimierung von Schaltfunktionen

Die Gesetze einer wirtschaftlichen Fertigung zwingen die Hersteller von digitalen Schaltkreisen dazu,

- mit einer möglichst geringen Anzahl von Logikgattern und
- mit möglichst wenigen unterschiedlichen Operatoren

auszukommen. Dementsprechend erfolgt Optimierung einer Schaltfunktion in der Praxis in zwei Schritten, die im Folgenden näher erläutert werden.

4.4.2.1 Minimierung einer AND-OR-Schaltfunktion

Ein **Vollkonjunktionsterm** (VK-Term) ist ein logischer Ausdruck, der **alle** vorhandenen Eingangsvariablen x_i entweder direkt oder in negierter Form UND-verknüpft. Die **Kanonisch Disjunktive Normalform** (KDN) einer Schaltfunktion $y(x_i)$ besteht ausschließlich aus einer Menge ODER-verknüpfter VK-Terme.

Bekanntere Verfahren zur Minimierung gehen meist von der KDN aus. Die direkte Umwandlung der KDN in einen Logikplan entspricht einer zweistufigen AND-OR-Logik (Abschn. 4.4.6). Bei einer gegebenen Wahrheitstabelle findet man für die Schaltfunktion y eine zeilenweise Korrespondenz zur KDN. Dabei bedeuten:

'1' → Der zugehörige VK-Term ist in der KDN enthalten.

'0' → Der zugehörige VK-Term ist in der KDN nicht enthalten.

'-' → Der zugehörige VK-Term kann in der KDN enthalten sein.

Meist lässt sich der technische Aufwand für die Realisierung einer Logikfunktion gegenüber der KDN wesentlich verringern. Insbesondere ist im Zuge der Minimierung eine nicht vorgegebene Belegung '-' (beliebig, engl. „don't care“) abhängig von den vorgegebenen VK-Termen durch eine '0' oder eine '1' zu ersetzen.

Das **Minimierungsverfahren** von **Karnaugh/Veitch (KV)** geht von einer grafischen Darstellung der KDN bzw. der Wahrheitstabelle aus. Das **KV-Diagramm** wird nach folgenden Regeln aufgestellt:

- Jeder möglichen Zeile der Wahrheitstabelle wird ein Feld im KV-Diagramm zugeordnet. Für n Eingangsvariablen sind also 2^n Felder vorzusehen.
- Die Anordnung der Felder wird so gewählt, dass sich benachbarte Felder immer hinsichtlich genau einer Variablen unterscheiden. Diese Wahl wird durch die Belegung der Eingangsvariablen am Rand des KV-Diagramms notiert.
- Randfelder haben auch die gegenüberliegenden Randfelder als Nachbarn. Für Eckfelder gilt Gleiches im mehrfachen Sinne.
- In jedem Feld wird der Wert der Schaltfunktion y eingetragen.

Die minimierte Schaltfunktion erhält man (falls möglich) durch Verschmelzen von benachbarten mit '1' belegten Feldern. Man erhält damit zunächst Zweier-Blöcke, die in der Schaltfunktion zwei VK-Terme durch einen verkürzten Ausdruck ersetzen. Im Weiteren lassen sich gegebenenfalls zwei benachbarte Zweier-Blöcke zu einem Vierer-

rer-Block oder zwei benachbarte Vierer-Blöcke zu einem Achter-Block verschmelzen usw. Es sind also möglichst große 2^1 -Blöcke so zu bilden, dass sich jeder 2^1 -Block in der vereinfachten Schaltfunktion durch einen verkürzten Konjunktionsterm beschreiben lässt. Dabei dürfen

- mit '1' belegte Felder auch mehrfach verschmolzen und
- mit '-' belegte Felder bei Bedarf wie eine '1' benutzt werden.

Im Beispiel nach Bild 4.7 sei eine Wahrheitstabelle mit vier Eingangsvariablen vorgegeben. Daraus werde die minimierte Schaltfunktion ermittelt.

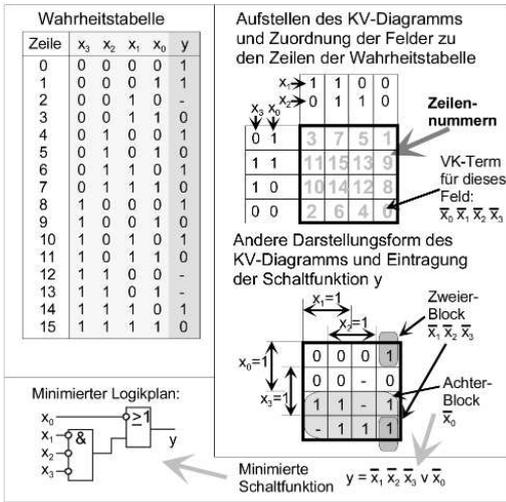


Bild 4.7 Beispiel für die Minimierung einer Schaltfunktion

Im Beispiel ergibt sich nach der Minimierung in der Wahrheitstabelle der Wert '1' in den Zeilen 2 und 12, während in der Zeile 13 '-' durch '0' zu ersetzen ist.

Die Minimierung mit Hilfe des KV-Diagramms wird bei mehr als sechs Eingangsvariablen x_i grafisch sehr unübersichtlich. Für eine höhere Anzahl von Variablen werden algorithmische Verfahren (z. B. Quine/McCluskey) maschinell abgearbeitet. Sie basieren zumeist - wie die Minimierung mit Hilfe des KV-Diagramms - auf dem Auffinden und Verschmelzen von „benachbarten“ Konjunktionstermen.

4.4.2.2 Realisierung auf Gatterniveau

Im zweiten Arbeitsschritt wird auf die Frage eingegangen, welche Gatterfunktionen für die technische Umsetzung zu benutzen sind.

Ein Operatorensystem ist **vollständig**, wenn sich mithilfe der darin enthaltenen Verknüpfungsoperationen jede beliebige logische Funktion nachbilden lässt.

Die Operationen {AND, OR, NOT} sind Grundfunktionen der *Boole'schen* Algebra. Mit ihnen lassen sich alle 16 möglichen Schaltfunktionen zweier Eingangsvariablen A und B vollständig abbilden. Es lässt sich zeigen, dass die folgenden Gruppen ebenfalls vollständige Operatorensysteme darstellen:

{NAND}; {NOR}; {AND, XOR}.

Die Herstellung einer Logik wird meist preiswerter, wenn nur eine Art von Logikgattern verwendet wird. Will man beispielsweise ausschließlich NAND-Gatter verwenden, lässt sich aus dem Beispiel nach Bild 4.7 das Ergebnis in Bild 4.8 ableiten.

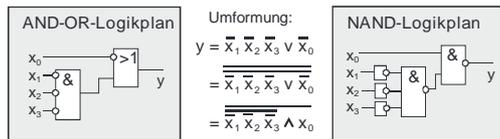


Bild 4.8 Ergebnis der Beispielfunktion in NAND-Technik

4.4.2.3 Aktuelle Aspekte

Beim effektiven Entwurf digitaler Schaltungen mit mehreren Tausend oder Millionen Gatterfunktionen kann man auf ein CAD-System (Computer Aided Design) nicht verzichten. Die darin implementierten Arbeitsmethoden sind äquivalent zur klassischen Vorgehensweise. Alle Informationen werden hierbei in Dateien abgelegt und es gelten folgende Korrespondenzen:

- **Schaltbelegungstabellen** ↔ **Funktionstabellen** (z. B. JEDEC-Datei).
- **Boole'sche Gleichungen** ↔ **Operatoren** in einer **Hardware-Beschreibungssprache** (z. B. VHDL).
- **Logikpläne** ↔ **Netzlisten** (z. B. .net oder .edf).

Die Umformungen zwischen den verschiedenen Darstellungen laufen schrittweise nach algorithmisch zu bearbeitenden Regeln ab. Zur Eingabe von Logikplänen verwendet man grafische Oberflächen. Hardware-Beschreibungssprachen wie VHDL hingegen gestatten neben Zustands- oder Flussgraphen auch die direkte Eingabe im Quelltextformat. Dabei gelten folgende Regeln:

- Man arbeitet **hierarchisch** auf mehreren Komplexitätsebenen.

Sachwortverzeichnis

Symbole

2-aus-5-Code 145
λ-Sonde 312

A

Abstandsmessung 293, 297
Abstandssensor 303, 305
Abstimmung 266
Abtastregelkreis 104
Abtastregler 104
Abtastzeit 104, 106
ADC (Analog Digital Converter) 416
Addierer 148
Adressierungsart 409
A/D-Umsetzung 113
Ähnlichkeit, physikalische 193
Ähnlichkeitsmodell 193
Aiken-Code 145
Aktor
- elektrischer 315
- hydraulischer 349
Algorithmen 390
Alphabet 383
ALU (Arithmetic Logic Unit) 414
Amplitudengang 94, 277
Amplitudenspektrum 219
Analog/Digital-Umsetzer 274
Analog/Digital-Wandler 104
Analogie
- mathematische 193
- physikalische 193
Analogrechenschaltungen 125
Analogrechner 125
Analogtechnik 112
Anfangswert 76
Anpassschaltung 272
Anregelzeit 48
Antiblockiersystem (ABS) 451
Antivalenz 136
Antrieb
- hydraulischer 365
- pneumatischer 367

Antriebsschlupfregelung (ASR) 452
Antriebstechnik 100
Anwendungsprogramm 382
Anzeigecodierungen 145
aperiodisch 71
Äquivalenz 136
Äquivalenzumformung 65 f.
Arbeitsbereich 273
Arbeitsplatzrechner 405
Arbeitspunkt 53, 84, 114
Arbeitssatz 244, 249
Array-Prinzip 150
ASIC (Anwenderspezifische Integrierte Schaltkreise) 170
Assembler-Sprachen 395
Assoziativgesetz 137
Asynchronmaschine 343
Auflösung 274
Aufnehmer 272
Ausdruck 391
Ausflussfunktion 372
Ausführungseinheit 415
Ausgangswiderstand 121
Ausgleichzeit 69
Ausnahmebehandlung 398
Ausregelzeit 48
Aussagenlogik 135
Ausschaltzeit 178
Aussteuergrad 180
Auswahlprinzip 146
Automatisierungstechnik 278
Axialkolbenpumpe 351

B

Bandbreite-Verstärkungsprodukt 119
Barrel-Shifter 423
Basisschaltung 114
Baum 393
BCD-Code 388
Befehlsformat 410
Befehlssatz 422
Befehlssatzarchitektur 408

Befehlssteuerung 402
 Befehlszeiger 407
 Befehlszustand 400
 Beobachtbarkeit 82
 Beobachtungsnormalform (BNF) 61
 Beschleunigung 306
 Beschleunigungssensor 281, 306
 Bestrahlungsstärke 284
 Betragsoptimum 100
 Bildfunktion 57
 Binder 395, 399
 BioFET 313
 Bipolartransistor 113, 172, 175
 Bit 384
 Black-Box-Beschreibung 49
 Black-Box-Modell 190
 Blende 307
 Block 199
 Blöcke, nichtlineare 56
 Blockschaltbild 43, 199
 Blocktaktung 184
 Bode-Diagramm 94, 277
 Bondgraf 216
 Boole'sche Algebra 135
 Boole'sche Gleichungen 137
 Bussystem 401
 Byte 385

C

Cache 412
 CAN-Elektronik 440
 CISC (Complex Instruction Set Computer) 411
 CMOS-Bausteine 165
 CMOS-Technik 134
 Code, einschrittiger 300
 Codierer 144
 Codierung
 - kombinatorische 145
 Compiler 395
 - integrierter 399
 Computer 404
 Computerprogramm 404
 Computersimulation 190
 Computersystem 382
 conditional execution 424
 Cortex-M3 421
 CPLD (Complex Programmable Logic Devices) 167

D

DA 104
 DAC (Digital Analog Converter) 416
 Dämpfung, optimale 270
 Dämpfungsgrad 78
 D-Anteil 88
 Datei 394
 Daten 383
 Datenbreite 416
 Datenstrukturen 393
 Datentypen
 - elementare 397
 - zusammengesetzte 397
 Datenübertragungsrichtung 416
 Datenzustand 400
 D/A-Umsetzung 113
 Debugger, integrierter 399
 Decode 413
 Decoder 144
 Dehnungsmessstreifen 287, 304
 Dekodierung 408
 Dekrementieren 410
 Demultiplexer 147
 Denavit-Hartenberg-Notation 237
 Derivat 419
 Determinante 26
 D-Flipflop 155
 D-Glied 63
 Dickenmessung 293
 Dickschichttechnologie 279
 Dielektrizitätseffekt 292
 Differenzgleichung 104
 Differenzialgleichung 57
 Differenziationsregel 58
 Differenzierer 63
 Differenzierglieder 129
 Differenzverstärker 115
 Differenzverstärkung 121
 Digital/Analog-Umsetzung 113
 Digital/Analog-Wandler 104
 Digitale Signalprozessoren (DSP) 420
 Digitalrechner 404
 Digitalregler 104
 Digitaltechnik 132
 Disjunktion 136
 Distributivgesetz 137
 Dividierer 150
 Division, analoge 129
 DMS 287, 304
 Doppler-Effekt 303
 Drallsatz 214

DRAM 412
 Drehimpulsatz 244, 247
 Drehzahlregelkreis 317
 Drehzahlregler 322
 Dreibein, lokales 227
 Drei-Excess-Code 145
 Dreipunktregler 90
 Druck 304
 - statischer 307, 308
 Druckdifferenz 307
 Druckmessung 301
 Dual-Ported-RAM 420
 Dünnschichttechnologie 279
 Durchfluss 307
 Durchflussbeiwert 371
 Durchtrittskreisfrequenz 95
 Düse 307
 Dynamik 48

E

Echtzeitfähigkeit 405
 ECL-Bausteine 165
 Editor, kontextsensitiver 399
 Effekt
 - elektrochemischer 285
 - elektrodynamischer 282
 - fotoelektrischer 283
 - magnetoelastischer 305
 - piezoelektrischer 281
 - piezoresistiver 287
 Eigenkreisfrequenz 72
 Eigenvektor 29
 Eigenwert 29, 81, 108, 109
 - vorgegebener 111
 Ein-/Ausgabeeinheit 400
 Eingabeunterstützung,
 kontextsensitive 399
 Eingangsrühstrom 121
 Eingrößensystem 45, 52
 Einheit, imaginäre 19
 Einheitssprung 46, 276
 Einschaltzeit 178
 Einschwingen, aperiodisches 93
 Einschwingverhalten 108
 Einschwingzeit 69, 77
 Einstellregeln 97
 Einstellung nach Kessler 101
 Einstellung nach Ziegler-Nichols 98
 Elektrometerverstärker 124
 Elementarglieder, lineare 62

Embedded PC 417
 Embedded systems 405
 Emissionsgrad 312
 Emitterschaltung 113, 114
 Empfindlichkeit, spektrale 284
 Endwert 76
 Energie 206
 Energiesatz 245, 250
 Energiespeicher 52
 ENFET 313
 Entkopplungsmodell 348
 Entwicklungswerkzeug 399
 Entwurf 394
 - quasikontinuierlicher 105
 Ersatzmodell, physikalisches 50
 ESP (Elektronisches Stabilitäts-
 Programm) 453
 Euler'sche Formel 21
 Euler-Winkel 234
 Execute 413
 Exponentialglieder 130

F

Faltung 74
 Feedback control 45
 Feedforward control 45
 Fehler 275
 Feldeffekttransistor 113
 - ionensensitiver 313
 Feldplatte 290
 Fermi-Niveau 284
 Fertigung, flexible 278
 Festpunktmethode 275
 Festpunktzahlen 388
 Festwertregelung 46
 Festwertspeicher 151
 Fetch 413
 Feuchtemessung 294
 Feuchtesensor 294
 Finite-Elemente-Modell 225
 Firmware 382, 418
 Flipflops 152
 Floating-Gate-Transistoren 166
 Flügelzellenpumpe 351
 Flussvariable 216
 Folgeregelung 46
 Förster-Sonde 310
 Fotoelement 284
 Fotovoltaik 284
 Fotowiderstand 288

Fourier-Koeffizienten 38
 Fourier-Reihen 38
 Fourier-Transformation 37
 - diskrete 219
 FPGA (Field Programmable Gate Array) 168
 FPU (Floating Point Unit) 414
 Freiheitsgrad, dynamischer 59
 Freilaufdioden 173
 Frequenzanalyse 219
 Frequenzbereich 306
 Frequenzgang 37, 119, 277
 Frequenzgangsentwurf 94
 Frequenzkennlinien 94
 Führungsfilter 102
 Führungsfrequenzgang 95
 Führungsübergangsfunktion 46, 47
 Führungsübertragungsfunktion 91
 Führungsverhalten 46
 Füllstand 301
 Füllstandsmessung 292, 298
 - kapazitive 296
 - radioaktive 301
 Füllstandssensor, kapazitiver 301
 Funktion 279
 Funktionalbeziehung 50
 - linearisierte 55
 Funktionsüberprüfung 279

G

Gain 276
 Gasdetektor 291
 Gate-Turn-Off-Thyristor (GTO) 172
 Gegenkopplung 41, 64, 122, 123
 Gegentaktingangswiderstand 121
 Genauigkeit, stationäre 85
 Gesamtübertragungsfunktion 65
 Geschwindigkeit 303
 Gewichtsfunktion 74
 Gleichstrommaschine 316
 Gleichentaktingangswiderstand 121
 Gleichaktunterdrückung 121
 Gleichaktverstärkung 120f.
 Gleichung
 - charakteristische 92
 - Nernst'sche 285
 Gleitpunktzahlen 389
 Graf 393
 Gray-Code 300, 388
 Grenzfall, aperiodischer 71
 Grenzfrequenz 278

Grenzverstärkung 93
 Grenzwertschalter 290, 301
 Grenzyklus, nichtlinearer 89
 Grundverfahren 280
 Grundverhalten
 - dynamisches 69
 Gütekriterien 48

H

Halbadder 148
 Halbschrittbetrieb 339
 Hall-Generator 309
 Hall-Sensor 448
 Hall-Sonde 309
 Hall-Spannung 309
 Hardware 382
 Harvard-Architektur 406
 Hauptspeicher 400, 401
 Hazards 413
 Heißleiter 289
 Hilfe, kontextsensitive 399
 Hitzdraht 308
 Hochfrequenzschaltung 113
 Hochlaufgeber 323
 Homogenität 53
 Hubmagnet 332
 Hydraulik-Motor 349, 355
 Hydraulik-Zylinder 355
 Hyper-Threading 429
 Hysterese 88
 Hysteresefehler 276

I

I-Glied 63
 Imaginärteil 19
 Impedanzwandler 125
 Implementierung 394
 Impulssatz 213, 241
 Impulsvektor 241
 Impulszählung 303
 Induktionsgesetz 282, 309
 Informatik 382
 Inkrement 299, 410
 Instanzen 398
 Instrumentenverstärker 127
 Insulated-Gate-Bipolartransistor (IGBT) 172, 175
 Integration 30, 51
 Integrierer 63
 Integrierglieder 129

Intel Core i7 425
 Intensitätsgröße 207
 Interface 398, 402
 Interpreter 395
 Interruptsteuerung 402
 Inverter 134
 Ionenkonzentration 285
 ISA, Instruction Set Architecture 408
 ISFET 313
 Istwert 275

J

JFET 113
 JK-Flipflop 156
 Jordan'sche Normalform (JNF) 61, 81

K

Kaltleiter 289
 Kanonisch Disjunktive Normalform (KDN) 141
 Kapazität eines Kondensators 292
 Karnaugh/Veitch (KV) 141
 Kaskadenregelung 103
 Kenngröße 274
 Kennkreisfrequenz 72
 Kippfunktion 156
 Klassen 397
 Knotenregel 203, 215
 Kolbenfläche 365
 Kolbenweg 361
 Kollektorgleichstrom 114
 Kollektorschaltung 114
 Kollisionsüberwachung 298
 Kommutativgesetz 137
 Komparator 149
 Konfigurationsdaten 170
 Konjunktion 136
 Konstante 391
 Konstantpumpen 350
 Kontaktspannung 284
 Kontaktthermometrie 288
 Kontinuum 225
 Kontrollstrukturen 397
 Konzentration 312
 Körper, starre 224
 Korrelation 304
 Korrelationsverfahren 303
 Kraft 304
 Kraftsensor, dynamischer 281
 Kreisfrequenz 78

Kreis, offener 94
 Kreuzkorrelation 304
 Kronecker-Symbol 232
 Kurz Kennzeichnung 73
 Kurzschlussstrom 284
 KV-Diagramm 141
 Kybernetik 42

L

Lader 395
 Ladungsverstärker 281
 Lageregelung 362
 Lagrange'sche Gleichungen 2. Art 254
 Laplace-Rücktransformierte 74
 Laplace-Transformation 31, 197
 Laplace-Transformierte 57
 Laptop 404
 Laserinterferometer 303
 Laufzeitmessung 296
 Leerlaufspannung 284
 Leistungsdiode 171
 Leistungselektronik 171
 Leistungsspektrum 219
 Leitplastik-Potenzio meter 364
 Lichtleiter 301
 Lichtschranke 303
 Lichttaster 297
 Linearisierung 55, 276
 Linearität 53
 Linearitätsfehler 276
 Linear-Variable-Differenzial-Transformator (LVDT) 295
 Linux 419
 Listen, verkettete 393
 Load/Store-Units 414
 Logarithmierglieder 130
 Logikdefinitionen 133
 Logikfunktionen 133
 Logikgatter 137
 Logikpegel 132
 Logikplan 140
 Look-Up-Table (LUT) 151
 Lorentz-Kraft 290, 309
 LUT 151
 LVDT 295
 LZI-System 57

M

MAC-Operation (Multiply-Accumulate) 420
 MacroOp-Fusion 426

- Magnetfeld 309
 magnetoelastisch 305
 Magnetostriktion 298
 Mainframes 404
 Maschenregel 203, 215
 Maschinensprache 395
 Maschinenwort 384
 Maßeinheit 273
 Massendurchfluss 308
 Massenpunkt 224
 Massenträgheitsmoment 247
 Master-Slave-Flipflop 155
 Matrix, Inverse 27
 Matrizen 22
 Mealy-Automat 162
 Mechanische Güte 263
 Mehrfach-Subtrahierverstärker 127
 Mehrfach-Summutationsverstärker 126
 Mehrgrößensystem 45, 52, 59, 68
 Mehrkörpersystem 225
 Memory-Mapped-IO 415
 Messbereich 274
 Messbereichsendwert 275
 Messeinrichtung 44
 Messfühler 272
 Messgeber 272
 Messgenauigkeit 275
 Messgröße 273
 Messverfahren 272
 Messwert 273
 Messwertaufnehmer 279
 Michelson-Interferometer 299
 Mikroarchitektur 408, 426
 Mikrocontroller (μC) 104, 403, 405, 418
 Mikrofon 282
 Mikroprozessor 104, 404
 Mikrorechentchnik 404
 Mikrorechner 404
 MIMO 45
 MIMO-System 52
 Minimierungsverfahren 141
 Mitkopplung 64, 122
 MMX (Multi Media Extension) 415
 Modell 189
 – analytisches 190
 Modellabgleich 51
 Modellansatz 49
 Modellbildung 49, 189
 Modellelemente 199
 Modellklassen 194
 Modellordnung 49
 Modellparameter 50
 Modellstruktur 219
 Modellverifikation 51
 Modultestspezifikation 436
 Moore-Automat 161
 MOS-Feldeffekt-Leistungstransistor
 (MOS-FET) 172
 MOSFET 113, 175
 Multikernprozessoren 415
 multiple input – multiple output 45, 52
 Multiplexer 146
 Multiplikationszelle 151
 Multiplizierer 150
 – analoger 129
- N**
- Nachstellzeit 86
 Näherungsschalter 292, 293, 295, 297
 Negator 134
 Nennernullstelle 74
 Nernst'sche Gleichung 285
 Netzliste 144
 Newton'sche Axiome 201
 Next-state-logic 161
 Notationen 390
 NTC-Thermistor 289
 Nullpunktfehler 276
- O**
- Offset 276
 Offsetspannung 120, 121
 Ölfedersteifigkeit 361
 Online-Dokumentation 399
 Operand 391
 Operationscode 408
 Operationsverstärker 117
 Operator 391
 – binärer 397
 – unärer 397
 Optimum, symmetrisches 100
 OPV 117
 – Grundsaltungen des 122
 – Kennwerte realer 121
 Originalfunktion 57
- P**
- Parallelschaltung 63
 Parameteridentifikation 206, 221
 Parameter, physikalischer 51

- Parametervektor 109
 periodisch 71
 Peripheriebausteine 415
 Personal Computer 404
 Pfeil 199
 P-Glied 63
 Phasendiagramm 264
 Phasenfrequenzgang 37
 Phasengang 94, 277
 Phasenreserve 95, 97
 Phasenspektrum 219
 Phasenverschiebung 263
 Phasenwinkel 268
 PID-Regler 86, 105
 piezoelektrisch 306
 Piezoelektrischer Effekt 281
 Piezo-Inline-Injektor 445
 Pilotmodell 193
 Pipelining 413
 PI-Regler 85
 Planck'sches Strahlungsgesetz 311
 Pneumatikmotor 367
 Pneumatik-Ventil 371
 Pneumatikzylinder 380
 Pol
 - konjugiert komplexer 78
 - reeller 78
 Polling-Steuerung 402
 Pol-/Nullstellenplan 80
 Polpaar, dominantes konjugiert
 komplexes 78
 Polvorgabe 111
 Polvorgaberegler 108
 Positionierantrieb 323
 Positionsbestimmung
 - absolute 296
 - inkrementale 296
 - magneto-restriktive 301
 Positionserfassung 298
 Positionsmessung 295, 300, 303
 Potenzialdifferenz 284
 Potenzialvariable 216
 Potenziometer 286
 Präprozessor 395
 P-Regler 83
 Pressduktor 305
 Produktivitätssteigerung 278
 Programm 394
 Programmablaufplan 390
 Programmdatei 383
 Programmierbare Logikbausteine (PLD) 166
 Programmiermodell 409, 423
 Programmiersprachen 394
 - höhere 395
 Programmierung 390
 - objektorientierte 397
 - prozedurale 396
 Projektverwaltung 399
 Proportionalbeiwert 83
 Proportionalventil 352
 Prototyp 193
 Prozess 189
 Prozessor 404
 Prozessor-Modi 425
 Prozesszustand 45
 Pseudocode 390
 P-T1-Verhalten 70
 P-T2-Verhalten 71
 PTC-Thermistor 290
 PTC-Widerstand 301
 P-Tn-Verhalten 73
 Pulsbreitenmodulation (PBM) 184
 Pulsperiode 178
 P-Variable 207
 Pyrometer 311, 312

Q

- Qualitätssicherung 278
 Quantitätsgröße 207
 Querempfindlichkeit 273
 Queue (Warteschlange) 393

R

- Raumzeiger 186, 324
 Raumzeigertransformation 186
 Reaktionsgeschwindigkeit 284
 Realteil 19
 Recheneinheit, zentrale 400
 Rechenwerk 400f.
 Rechnerarchitektur 406
 Referenzpunkt 300
 Regelalgorithmus 104
 Regeldifferenz, bleibende 47
 Regeleinrichtung 43
 Regelgesetz 107
 Regelglied 44
 Regelgüte 48
 Regelkreisstruktur, erweiterte 102
 Regelstrecke 49, 68
 Regelung 45, 364
 Regelungsnormalform (RNF) 61

- Regelungspol 92
 - Regelungssysteme 41
 - Regelungstechnik 41
 - Regelverhalten 93
 - Register 158, 161
 - Register Transfer Entwurf 161
 - Register Transfer Level 161
 - Regler 83
 - adaptiver 105
 - diskreter 104
 - instabiler 93
 - kontinuierlicher 105
 - modellgestützter 105
 - Reglerverstärkung 97
 - kleine 93
 - Reihung 392
 - Resonanzüberhöhung 96
 - Ressourcen-Editor 399
 - Restabweichung 69
 - Reversierende Strecke 70
 - RISC-Architektur (Reduced Instruction Set Computer) 411
 - Robotertechnik 278
 - Rotation 233
 - RS-Flipflop 152
 - Rücktransformation 59
- S**
- Sättigungskernsonde 310
 - Schaltbelegungstabelle 140
 - Schalterlogik 132, 135
 - Schaltfunktion 140
 - Schaltnetz 413
 - Schaltregler 88
 - Schaltungen, kombinatorische 140
 - Schaltungen vor der Analog-Digital-Umsetzung 113
 - Schieberegister 159
 - Schmitt-Trigger 122
 - Schnittprinzip 214
 - Schnittstelle 279, 398, 402
 - Schrägscheibe 351
 - Schrittmotor 336
 - Schwebkörper 307
 - Schwerpunktsatz 246
 - Schwimmer 301
 - Schwimmer-Methode 301
 - Schwingablassensor 301, 302
 - Schwingung 71, 93
 - erzwungene 265
 - Schwingungsdauer 263
 - Schwingungsversuch 98
 - Seebeck-Effekt 284
 - Semantik 394
 - Sensor 272
 - aktiver 280
 - direkt umsetzender 281
 - faseroptischer 279
 - indirekt umsetzender 296
 - integrierter 272
 - intelligenter 273
 - passiver induktiver 295
 - passiver kapazitiver 291
 - passiver resistiver 286
 - potenziometrischer 286, 296
 - smarter 273
 - Sensorelement 272
 - Serienschaltung 63
 - Server 405
 - Servoventil 352, 353
 - Shannon'sches Theorem 136
 - SI 273
 - Sicherheitsanforderung 279
 - Signal 199
 - binäres 132
 - Signalaufbereitung 279
 - Signalflussbild 199
 - SIMD 415
 - Simpson'sche Formel 30
 - Simulation 190
 - single input - single output 45, 52
 - Single Instruction, Multiple Data 415
 - SISO-System 45, 52
 - Si-Technologie 279
 - Skalares Produkt 25
 - Skalar-Prozessoren 414
 - Software 382
 - Softwareanalyse 437
 - Software-Anforderungs-Analyse 436
 - Softwareentwicklung 390, 394
 - Software-Pflichtenheft 436
 - Softwaretechnik 394
 - Solarzelle 284
 - Sollwert 275
 - Spannungsfolger 125
 - Spannungsinduktion 307
 - SPLD (Simple Programmable Logic Devices) 166
 - Sprachen, anwendungsorientierte 395
 - Sprungantwort 46, 199, 276
 - Sprungantwortmessung 98

- Sprungfunktionen 46
 SRAM 412
 SSE (Streaming SIMD Extensions) 415
 stabil 70
 Stabilität 47, 75
 Stabilitätskriterium nach Nyquist 75, 96
 Stack (Stapel) 393, 410
 Standardregelkreis 44
 Standardregler, linearer 91
 state machine 161
 Stauscheibe 307
 Steilheit 114
 Steilheitsmultiplizierer 129
 Stelleinrichtung 316
 Steller 44
 Stellglied 44
 Stellgröße 42, 49
 Stellkräfte 367
 Steuerbarkeit 82
 Steuereinheit 415
 Steuerung 45, 364
 Steuerungsdaten 383
 Steuerwerk 400, 401
 Steuerzunge 354
 Störgröße 49
 Störübergangsfunktion 46
 Störübertragungsfunktion 91
 Störung 44
 Störverhalten 46
 Strahlungsleistung 283, 311
 Strecke 44
 - instabile 93
 - mit Ausgleich (stabil) 70
 - ohne Ausgleich (instabil) 70
 Streckenverhalten 79
 Streckenverstärkung 99
 Stromregler 317, 330
 Stromrichter
 - netzgeführte 174
 - selbstgeführte 174, 176
 Strömungsgeschwindigkeit 307
 Strukturbild 43
 Strukturblock 198
 Strukturmodell 190, 194
 Subtrahierer 149
 Subtrahierverstärker 125
 Summationsverstärker 125
 Summenzeitkonstante 99
 Superpositionsprinzip 53, 91
 Superskalar 414
 Syntax 394
 Synthese, vollständige modale 108
 System 189
 - eingebettetes 405, 417
 - lineares 57
 - statisches 195
 - zeitinvariantes 57
 Systemanalyse 206
 Systembus 401
 Systemidentifikation 206
 Systemssoftware 382
 Systemtheorie 41, 206
- T**
- Tablet 404
 Tachogenerator 283, 303
 - bürstenloser 283
 Taguchi-Cassensensor 291
 Taktung
 - alternierende 181
 - gleichzeitige 180
 Tauchspulenmikrofon 282
 Taumelscheibe 351
 Taylor-Reihe 54, 275
 Teiler 159
 Temperatur 311
 Tempomat 42
 Test 394
 Testsignale 218
 T-Flipflop 156
 Theorie ereignisdiskreter Systeme 45
 Thermistor 289
 Thermoelement 284
 Thermopaar 284
 Thermospannung 285
 Thermostat 88
 Thyristor 171
 Tiefsetzsteller 176
 Timer/Counter 415
 Tiny-Logic-Bausteine 166
 Toleranzbandmethode 275
 Torque-Motor 354
 Totzeit 63
 Totzeitglied 330
 Trägheitsprinzip 201
 Transducer 272
 Transistor 173
 Transitfrequenz 119, 121
 Translation 233
 Transmissionsgatter 139
 Transmissionsgrad 312

Triangulation 296
 Triangulationsverfahren 296
 Tristate-Ausgang 140
 Tt-Glied 63
 TTL-Baureihe 165
 T-Variable 207

U

Übergang 78
 Übergangsfunktion 157, 276
 Übergangslgik 161
 Übergangsverhalten 77
 Überlagerungsprinzip 53
 Überschwingen 80
 Überschwingweite 48
 Übertragungsfunktion 57, 59, 74, 91, 197
 Übertragungsmatrix 59
 Übertragungsmedium 416
 Übertragungsprotokoll 416
 Übertragungsverhalten 52, 194
 - dynamisches 275
 - statisches 275
 Ubiquitous Computing 404
 Ultraschall 297
 Ultraschall-Abstandssensor 301
 Ultraschallsignal 303
 Umgebungsbedingung 279
 Umkehrverstärker 123
 Umsetzverfahren, indirektes 280
 Universalprozessor 417

V

Variable 391
 - komplexe 58
 Vektorprodukt 25
 Vektorrechnung 24
 Ventil 352
 Verarbeitungsdaten 383
 Verarbeitungseinheit, zentrale 404
 Verbesserung, dynamische 86
 Verbund 392
 Verengung 307
 Vererbung 398
 Vergleichsstelle 44
 Vergrößerungsfunktion 268
 Verhalten
 - aperiodisches 78
 - dynamisches 276
 - instabiles 72
 Verifikation 394

Verstärker
 - invertierender 122
 - nichtinvertierender 124
 Verstärkergrundschialtung 113
 Verstärkung 112, 330
 - proportionale 51, 63
 - stationäre 70
 Verstärkungs-Bandbreite-Produkt 121
 Verstärkungsfehler 276
 Verstärkungsprinzip 53
 Verzugszeit 69
 Vierquadrantensteller 179
 Volladder 148
 Vollkonjunktionsterm (VK-Term) 141
 Vollpolsynchronmaschine 328
 Vollschiittbetrieb 339
 Von-Neumann-Architektur 406
 Von-Neumann-Rechnerkonzept 400
 Vorhaltzeit 87

W

Wahrheitstabelle 140
 Wandler 272
 Wärmekapazität 308
 Wärmeumsatz 308
 Wärmeverlustverfahren 308
 Wechselstromkopplung 114
 Wegaufnehmer, induktiver 364
 Wegmessung 303
 Werkstoffprüfung 297
 wertdiskret 104
 Wheatston'sche Brücke 287
 Widerstandsthermometer 288
 Wirbelstrom-Potenzimeter 364
 Wirkungslinien 43
 Wirkungsplan 42, 51, 55
 Wirtschaftlichkeit 279
 WOK 92
 Wort 384
 Write Back 413
 Wurzelortskurve 92

Z

Zahlencodierungen 144
 Zahlen, komplexe 19
 Zahlensysteme 385
 Zähler 159
 Zählernullstelle 74, 79
 Zahl, konjugiert komplexe 20
 Zahneingriff 350

- Zahnlücken 350
Zahnradpumpe 350
Zeichen, alphanumerische 387
Zeichenfolgen 383
Zeichensatz 383
Zeigervariable 393, 397
zeitdiskret 104
Zeitfunktion 57
Zeitinvarianz 52
Zeitkonstante 70
Zeitkonstantenform 100
Zeitverhalten 69
Ziffern 387
Z-Transformation 104
Zündstartschalter, elektronischer 430
Zuordnungsvorschrift 386
Zustandsbeobachter 110
Zustandsdifferenzialgleichung 60
Zustandsgleichungen 60
Zustandsmaschine 161
Zustandsraum 59, 81
Zustandsraumdarstellung 59, 60, 81
Zustandsregelung 107
Zustandsregler 106
Zustandsspeicher 161
Zustand, transformierter 60
Zuverlässigkeit 279
Zuweisung 392
Zweierkomplement 149
Zweimassenschwinger 67
Zweipunktregler 88